

I2S 时序分析软件用户手册

ZDS4000Plus 系列示波器

UM01708231 V1.03 Date: 2019/03/13

产品用户手册

类别	内容
关键词	I2S, 时序分析, 参数测量
摘要	主要介绍 ZDS4000Plus 示波器上 I2S 时序分析软件使用, 及各项参数的测试原理。

修订历史

版本	日期	原因
V1.00	2016/11/01	完成初稿
V1.01	2017/08/23	增加信号质量测试项（毛刺、回沟、过冲）说明，增加统计功能说明，增加配置文件的格式解释，更新 UI 截图。
V1.02	2018/05/18	增加 tDelay 项，原 tDelay 测试项，改为 tHDelay
V1.03	2019/03/13	更新文档页眉页脚、“销售与服务网络”内容和新增“免责声明”内容

目 录

1. 简介.....	1
2. 快速入门.....	4
2.1 简介.....	4
2.2 具体使用步骤.....	4
2.2.1 I2S 信号的接入与捕获	4
2.2.2 I2S 信号的调节与解码	4
2.2.3 过冲判定原理.....	6
2.2.4 I2S 信号的时序分析测试	6
2.2.5 I2S 时序测试数据细节分析	8
2.2.6 导出报表.....	9
3. I2S 参数测量项目	11
3.1 基本项目解析.....	11
3.2 信号质量项目解析.....	15
3.2.1 毛刺的判定原理.....	15
3.2.2 单调性（回沟）的判定原理.....	16
4. 快速切换测试参数.....	17
4.1 ini 文件格式	17
4.2 ini 文件配置参数说明.....	18
5. 长时间统计功能.....	19
5.1.1 停止条件.....	19
5.1.2 失败操作.....	19
5.1.3 历史统计.....	19
6. I2S 总线介绍	20
6.1 概述.....	20
6.2 I2S 协议	20
6.2.1 I2S 主要应用	20
6.2.2 I2S 的信号线	20
7. 免责声明.....	21

1. 简介

致远电子 ZDS4000 系列示波器支持 I2S 时序分析软件，它是一款能够自动测试 I2S 总线电气特性的插件。它能够在极短的时间内完成总线信号的 DC 特性和 AC 特性分析，并与器件手册标称参数做对比，直接输出测试结果（Pass/Fail），同时支持报表导出。

该插件适用于所有 I2S 总线的硬件测试，特别是批量产品的硬件测试。能够在几分钟内完成传统方案 30~60 分钟的工作量，软件测试界面如图 1.1 所示，测试项目如表 1.1 所列。



图 1.1 I2S 时序分析界面

主要特点

- 支持（主机/从机）I2S 总线时序分析
- 支持电压、回沟、毛刺等信号质量测试
- 基于全屏统计，直接定位最差时序波形
- 支持长时间全自动统计测试，轻松验证 I2S 稳定性
- 支持多种测试条件快速切换，不同被测试设备无缝对应
- 自动生成测试报告（点击测量项可跳转到对应的波形截图）

表 1.1 测量项目

测量项目	描述	测量项目	描述
V _{IL}	信号的低电平电压	t _{HD:WS}	字选择信号保持时间
V _{IH}	信号的高电平电压	t _{SU:WS}	字选择信号建立时间
Freq.SCK(Avg)	时钟频率权重平均值	t _{SU:SD}	数据信号建立时间
Freq.WS(Avg)	字选择信号频率权重平均值	t _{HD:SD}	数据信号保持时间
t _{LOW}	时钟低电平时间	t _{JITTER.SCK}	时钟抖动时间
t _{HIGH}	时钟高电平时间	t _{JITTER.WS}	字选择抖动时间

续上表

测量项目	描述	测量项目	描述
t_R	时钟/数据上升时间	$t_{HDELAY:WS}$	字选择保持延迟时间
t_F	时钟/数据下降时间	$t_{HDELAY:SD}$	数据保持延迟时间
$t_{DELAY(WS-SCK)}$	字选择和时钟信号间的传输延迟时间	$t_{DELAY(SD-WS)}$	数据和字选择信号间的传输延迟时间
$t_{DELAY(SD-SCK)}$	数据和时钟信号间的传输延迟时间	质量测试	毛刺、过冲、回沟等测试

测试报告

测试报告可直接导出，支持网页报表“html”和“CSV”两个数据格式，如图 1.2 所示为网页报表部分测试项的截图示例。



IIS Test Report

Overall Result: Pass

Device Name	ZDS4054 Plus
SW Version	3.0.152.80514T
Serial Number	2130110041609270001
Test Date	2018-05-22 12:24:01
Test Result	Total: 35, Pass: 35, Fail: 0

Scope Report

INDEX	NAME	PARAM. MIN	PARAM. MAX	STAT. MIN	STAT. MAX	VALUE	STATUS
29	tSU_SD(MIN)_LOW	60.00ns	---	19.99us	2.660ms	19.99us	Pass
30	tHD_SD(MIN)_LOW	0.000ns	---	19.99us	69.99us	19.99us	Pass
31	tSU_SD(MIN)_HIGH	60.00ns	---	9.993us	60.00us	9.993us	Pass
32	tHD_SD(MIN)_HIGH	0.000ns	---	20.00us	90.00us	20.00us	Pass
33	tHDelay(MAX)	---	500.0us	20.01us	90.01us	90.01us	Pass
34	tD(SD-SCK)(MIN,MAX)	-50.00us	60.00us	-20.00us	50.00us	-20.00us, 50.00us	Pass
35	tD(SD-WS)(MIN,MAX)	-50.00us	60.00us	-20.00us	-20.00us	-20.00us, -20.00us	Pass

发送者: 主机

Total Result: Pass

Report Detail

[Top](#) [Previous](#) [Next](#)

tHD_SD(MIN)_LOW: 低电平的数据保持时间的最小值

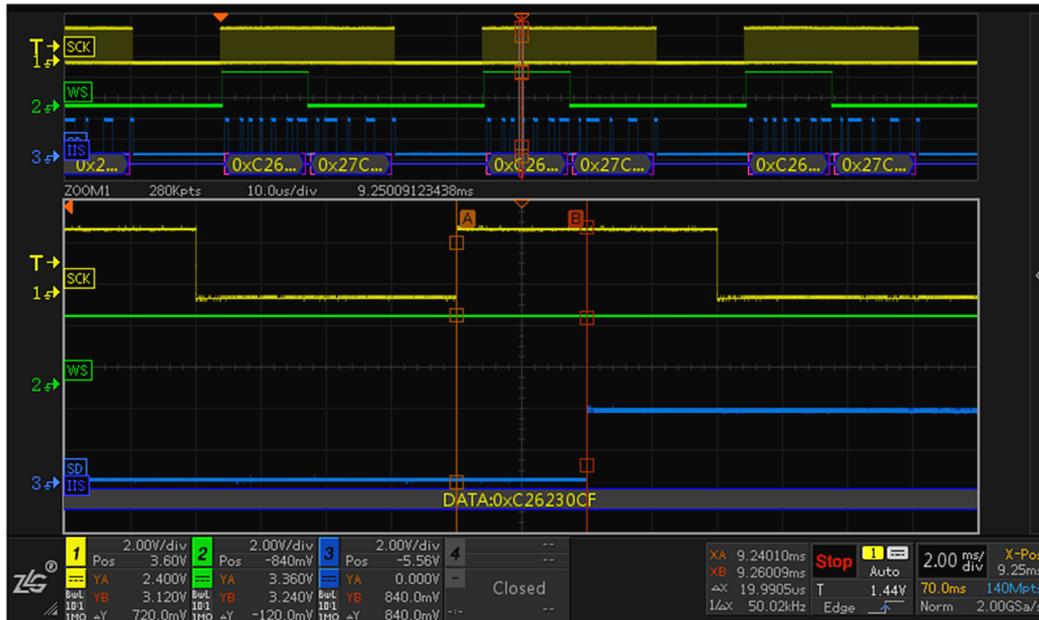


图 1.2 网页报表测试报告

2. 快速入门

2.1 简介

快速入门主要包括以下几点内容：

- 1) I2S 信号的接入与捕获
- 2) I2S 信号的调节与解码
- 3) I2S 信号的时序分析
- 4) I2S 信号的细节分析（ZOOM 模式）
- 5) I2S 信号时序分析数据导出报表

2.2 具体使用步骤

2.2.1 I2S 信号的接入与捕获

- 将 I²S 的时钟和数据信号分别接到通道 1 和通道 2 中，如图 2.1 所示，点击【Auto Setup】一键捕获波形，让波形以较好的效果显示在界面；
- 点击【Auto/Normal】将【触发方式】由自动“Auto”切换为普通“Normal”，使信号在默认上升沿触发方式下进行触发和显示；

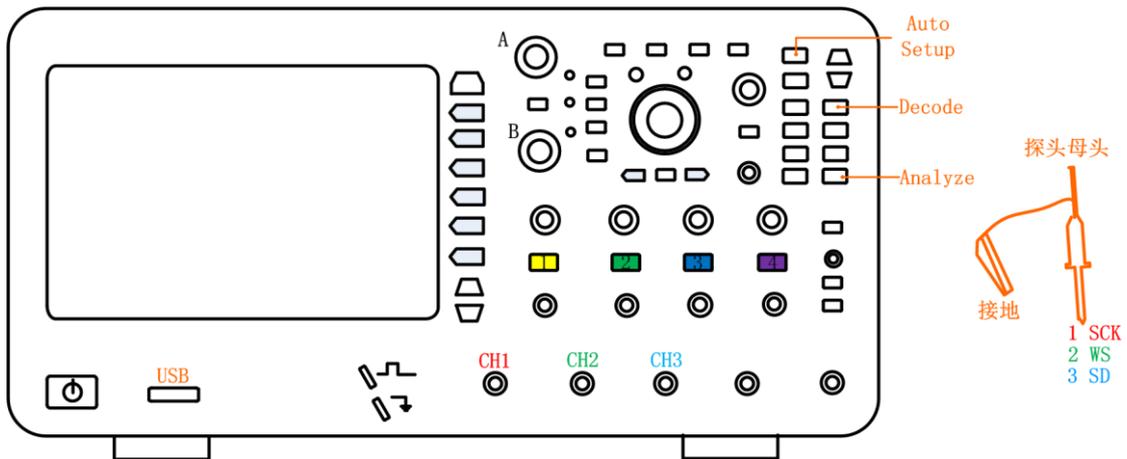


图 2.1 信号接入

2.2.2 I2S 信号的调节与解码

- 此时可调节水平时基旋钮，让屏幕中出现较多帧的信号，也可调节水平偏移旋钮将信号调至屏幕中央。或使用垂直控制旋钮将信号上下偏移调至合适的位置和合适的高度。
- 点击示波器面板上【Decode】键，如图 2.1 所示，进入解码界面；
- 点击【解码类型】旋转旋钮 A 选中协议，短按旋钮 A 即可将设置为 I²S。
- 用户按下【协议参数】软键，可以对协议参数进行设置，旋转旋钮 A 可选择参数，短按旋钮 A 后可进行参数修改，如图 2.2 所示。



图 2.2 I2S 解码参数设置

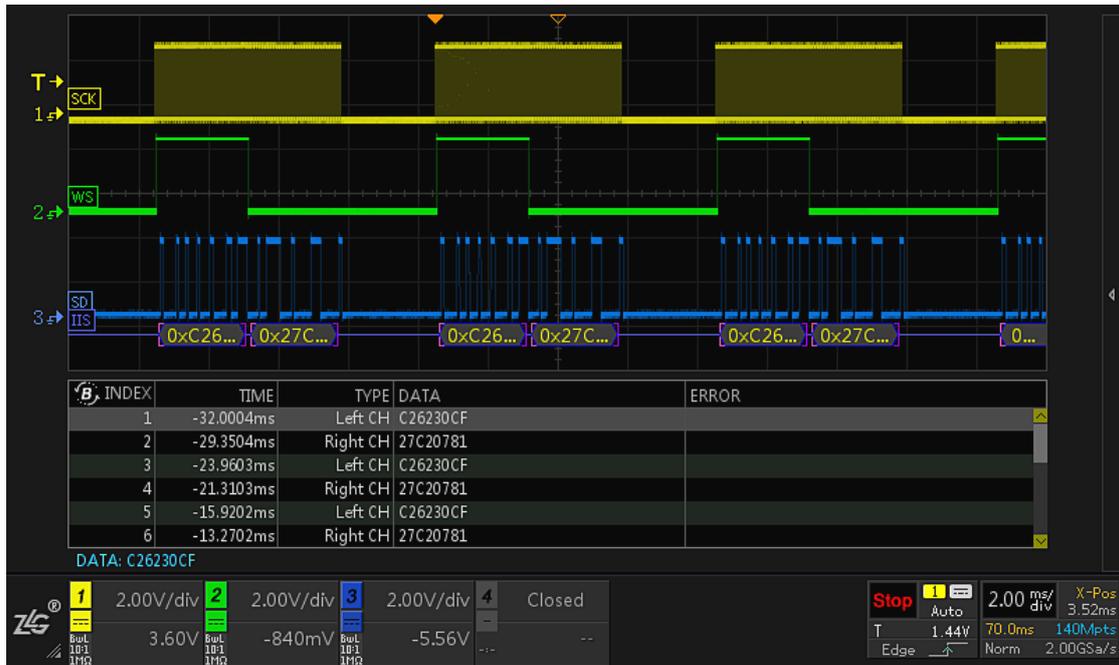


图 2.3 I2S 解码

(1) 协议格式

协议格式分为 I2S、左对齐(Left)和右对齐(Right)三种格式，具体如图 2.4 所示。

- I2S 解码方式：数据的最高位总出现在 WS 变换后的第二个脉冲（上升沿，在末尾会多解出 1 到 2 个 bit，但不会与后面信号的重合）；
- left 解码方式：WS 有效区间内左边从 WS 变换后的第一个上升沿；
- right 解码方式：WS 有效区间内右边从 WS 变换后的第一个上升沿。

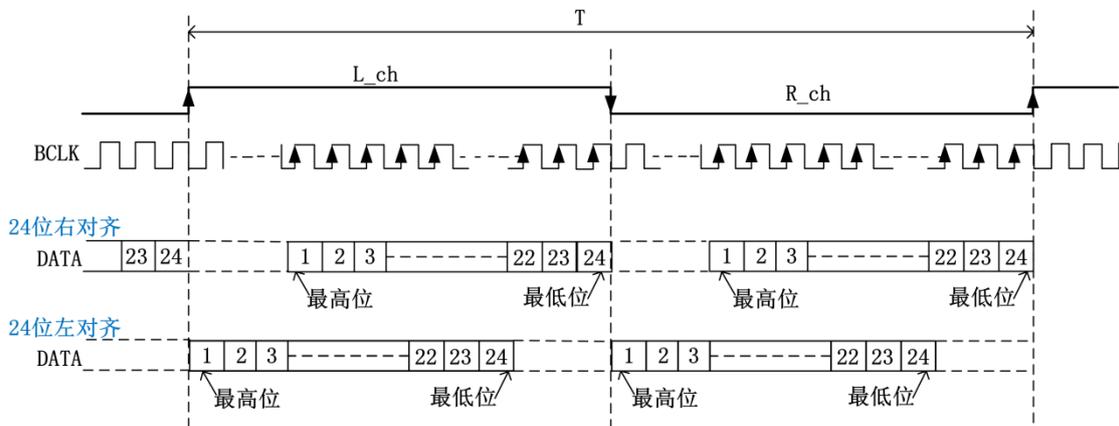


图 2.4 协议格式

(2) 数据长度

数据长度可由客户自行定义和调节，可调范围为 4bit~32bit。

2.2.3 过冲判定原理

过冲分为正过冲和负过冲。如图 2.5 是它在图中的位置说明。记录过冲量为最大的那个值，并与预设值（示波器中的默认值 0.7V，可手动调整）对比，超出为 Fail，不超出为 PASS，正过冲和负过冲的计算公式是：

正过冲=局部最大值-顶部值

负过冲=底部值-局部最小值

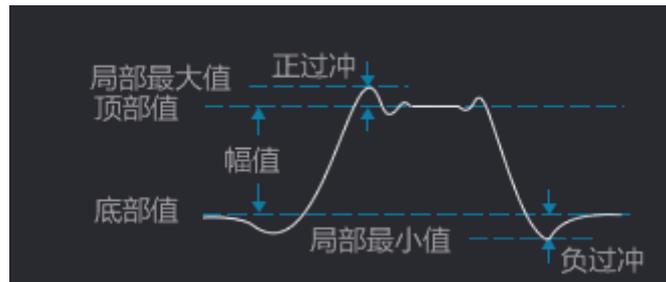


图 2.5 过冲判定

2.2.4 I2S 信号的时序分析测试

- 点击面板上的【Analyze】按键，如图 2.1 所示。
- 进入分析界面，打开【功能使能】为“ON”，选择【I2S 时序分析】进入时序分析界面，然后可进行时序分析参数设置。
- 点击【参数设置】，进入参数设置界面，如图 2.6 所示。界面中分为“总线设置”和“参数设置”两种类型。

通过旋钮A进行选择操作，按下进入相应设置。

总线设置	时钟信源	字选择信源	数据信源	发送者	总线电平(V)
	CH1	CH2	CH3	主机	3.30
	V _{IH} (MAX)	V _{IH} (MIN)	V _{IL} (MAX)	V _{IL} (MIN)	
	3.80	2.31	0.99	-0.50	
参数设置	t _{JITTER} (MAX)	t _{HIGH} (MIN)	t _{LOW} (MIN)	t _R (MAX)	t _F (MAX)
	100us	160ns	160ns	100ns	100ns
	t _{SU} (MIN)	t _{HD} (MIN)	T _{HDelay} (MAX)	T _{Delay} (MIN)	T _{Delay} (MAX)
	60.0ns	0.00ns	500us	-80.0ns	80.0ns
	质量测试	过冲(V)	单调性(V)	低阈值	中阈值
	ON	0.70	0.40	30%	50%
	高阈值	恢复默认			
	70%				

图 2.6 参数设置界面

总线设置

总线设置项目如图 2.7 所示：

通过旋钮A进行选择操作，按下进入相应设置。

总线设置	时钟信源 CH1	字选择信源 CH2	数据信源 CH3	发送者 主机	总线电平(V) 3.30
	$V_{IH} (MAX)$ 3.80	$V_{IH} (MIN)$ 2.31	$V_{IL} (MAX)$ 0.99	$V_{IL} (MIN)$ -0.50	

图 2.7 总线设置

- **发送者：**发送者分为主机和从机，即数据发送端或数据接收端为命令发送者。
- **总线电平：**即输入电压 V_{cc} ，一般的 I2S 输入电压为 3.30V，若为 1.8V 或其他输入电压值也可通过旋钮 A 对其进行调节。总线电平 V_{cc} 的调节将会影响 V_{IL} 和 V_{IH} 的值， V_{cc} 与 V_{IL} 、 V_{IH} 存在如表 2.1 所列的关系。
- **输入的高电平/低电平电压 (V_{IH} 、 V_{IL})：**两者输入的值由 V_{cc} 决定，满足表 2.1 所列的关系，也可以通过旋钮 A 对其进行调节，它们值的变化将不会影响 V_{cc} 值的变化。

表 2.1 V_{cc} 与 V_{IL} 、 V_{IH} 的关系

项目	名称	Min	Max	单位
V_{IL}	输入的最低电压	-0.5	$0.3 \times V_{cc}$	V
V_{IH}	输入的最高电压	$0.7 \times V_{cc}$	$V_{cc} + 0.5$	V

参数设置

参数设置项目如图 2.8 所示，每一项参数都有特定的标准，具体的标准可参考表 3.1 进行参数标准设置，若用户的标准与表中的有所差异，可通过旋转旋钮 A 对任何一个参数进行调节，若想恢复原有的默认设置，可通过旋钮 A 选择“恢复默认”即可。

注意：恢复默认设置只对参数设置有效对总线设置无效。

参数设置	$t_{JITTER} (MAX)$ 100us	$t_{HIGH} (MIN)$ 160ns	$t_{LOW} (MIN)$ 160ns	$t_R (MAX)$ 100ns	$t_F (MAX)$ 100ns
	$t_{SU} (MIN)$ 60.0ns	$t_{HD} (MIN)$ 0.00ns	$T_{HDelay} (MAX)$ 500us	$T_{Delay} (MIN)$ -80.0ns	$T_{Delay} (MAX)$ 80.0ns
	质量测试 ON	过冲(V) 0.70	单调性(V) 0.40	低阈值 30%	中阈值 50%
	高阈值 70%	恢复默认			

图 2.8 参数设置

- 设置完参数后点击【返回】可查看到测试分析的结果，如下图 2.9 所示。



图 2.9 I2S 时序分析

2.2.5 I2S 时序测试数据细节分析

- 点击面板的“波形缩放”按键，可进入 ZOOM 模式，可将数据的细节进行放大分析，如图 2.10 所示。白色框窗口为可调窗口，缩放窗口的大小可通过水平时基旋钮进行调节。可针对信号的某一个细节进行放大查看分析。
- 通过观察测试表中的测量参数，若所测量的参数符合测试标准则通过测试，显示为“Pass”；
- 若不符合设定的标准则不通过测试，显示为“Fail”；
- 若测试表中显示“**No Test**”则表示找不到测试信号，此时可调整示波器水平时基，使示波器的屏幕上尽可能出现几帧甚至十几帧的波形，有利于对多点进行测试分析和比较。
- 在测试表的最下方将显示最终的整体测试效果，若完全通过测试则显示“Pass”，若有一项不通过测试，则为“Fail”。

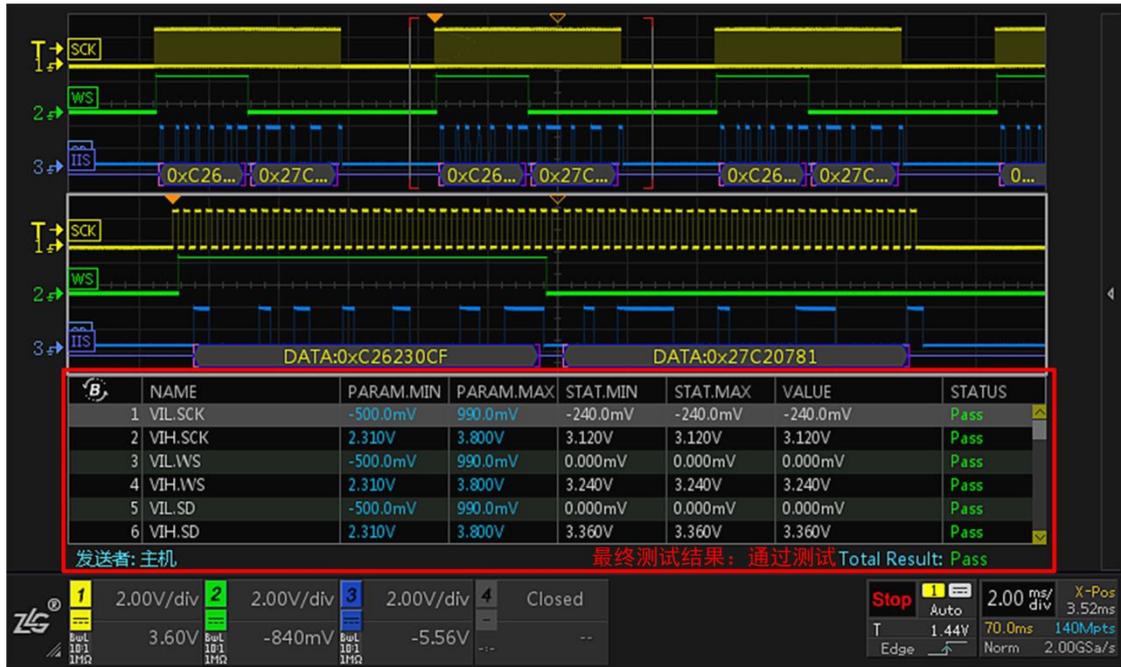


图 2.10 I2S 时序分析测试结果

- 在测试列表中旋转旋钮 B 可查看测试表中的参数测试结果，需要查看某一项参数测试细节可通过旋钮 B 选中后短按旋钮 B，此时屏幕中的缩放窗口将跳转至所选数据的测试部位，如图 2.11 所示。

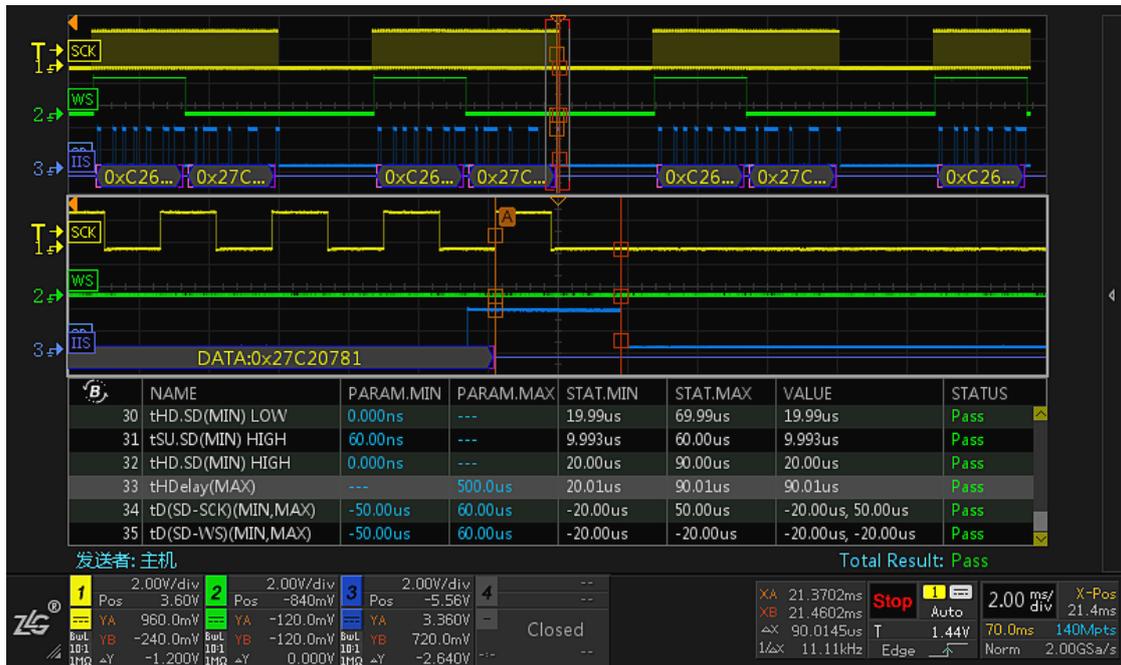


图 2.11 数据分析

2.2.6 导出报表

测试完成后可对所测试的波形和数据进行导出。具体的导出步骤如下图 2.12 所示。导出的“网页报表”文件可使用网页打开，如图 1.2 所示。导出的“CSV”文件可使用 Excel 打开。



图 2.12 文件导出步骤

3. I2S 参数测量项目

3.1 基本项目解析

I2S 规范中对时序的标准定义如表 3.1 所列。

表 3.1 I2S 总线 AC、DC 特性参数表

符号	名称	最小值	最大值	单位
V_{IL}	输入信号的低电平	-0.5	$0.3 \times V_{cc}$	V
V_{IH}	输入信号的高电平	$0.7 \times V_{cc}$	$V_{cc} + 0.5$	V
tJitter	时钟抖动	-	100	μs
t_R	时钟上升时间	-	100	ns
t_F	时钟下降时间	-	100	ns
t_{LOW}	时钟低电平时间	160	-	ns
t_{HIGH}	时钟高电平时间	160	-	ns
t_{SU}	信号建立时间	60	-	ns
t_{HD}	信号保持时间	0	-	ns
t_{HDelay}	保持延迟时间	-	500	μs
t_{Delay}	传输延迟时间	-80	80	ns
Over ₊	正过冲	该部分为信号质量测试可选项，非标准定义，用户可根据实际情况自定义测试允许范围。		
Over ₋	负过冲			
Monot	单调性			
Glitch	毛刺			

注：所有值都可参考 $0.7V_{cc}$ 电平、 $0.5V_{cc}$ 电平和 $0.3V_{cc}$ 电平，这三种电平均可手动调动，若参数与手册不符，均可手动设置。

如图 3.1 所示为 I2S 所有时间相关的测试项目对应的信号的具体位置。

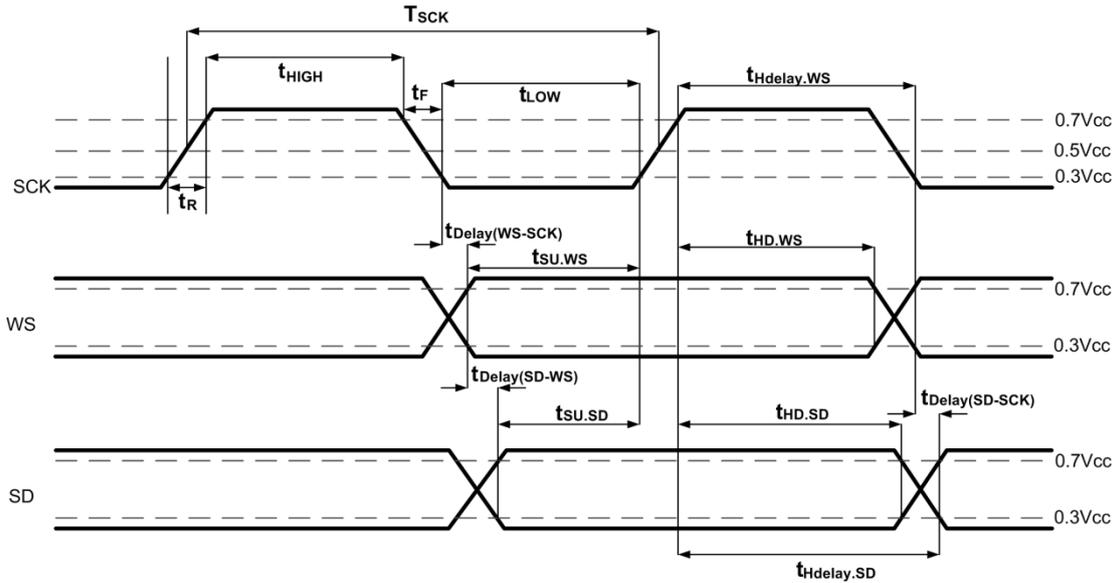


图 3.1 I2S 测试项目

I2S 中时钟抖动 Jitter 测试项的解析如图 3.2 所示。

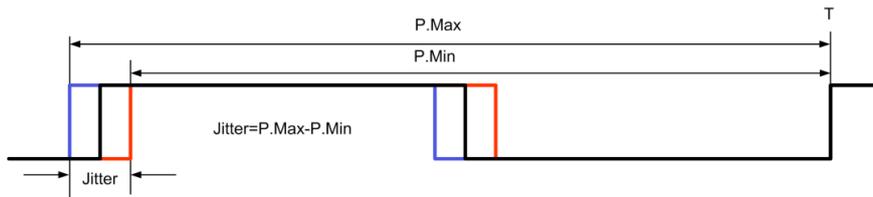


图 3.2 时钟抖动

I2S 中电压相关的测试项 VIL（底部值）与 VIH（顶部值）的计算原理如图 3.3 所示：

- V_{IH} 是波形平顶至地的电压值，即顶部值；
- V_{IL} 是波形平底至地的电压值，即底部值。

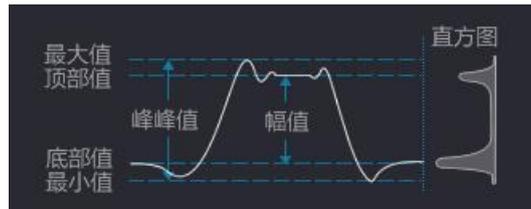


图 3.3 底部值与顶部值计算

I2S 时序分析功能测量项目解析如表 3.2 所列。

表 3.2 测量项目解析

信号线	测量项目	描述
SCK	VIL.SCK	SCK 信号线的低电平电压，测量原理见图 3.3 底部值。
	VIH.SCK	SCK 信号线的高电平电压，测量原理见图 3.3 顶部值。
	Glitch.SCK	SCK 信号线的毛刺测试项，可在参数界面中将“质量测试”设置为 ON 开启，判定原理，参考 0 节。

续上表

信号线	测量项目	描述
	Over+.SCK	SCK 信号线的正过冲测试项，可在参数设置界面中将“质量测试”设置为 ON 开启，当过冲电压超过预设值时软件会判断该项 Fail，具体判定原理，参考 0 节。
	Over-.SCK	SCK 信号线的负过冲测试项，可在参数设置界面中将“质量测试”设置为 ON 开启，当过冲电压超过预设值时软件会判断该项 Fail，具体判定原理，参考 0 节。
	Monot.SCK	SCK 信号线的单调性（即回沟）测试项，可在参数界面中将“质量测试”设置为 ON 开启，当回沟电压超过预设值时软件会判断该项 Fail，判定原理，参考 0 节。
	Freq.SCK(Avg)	SCK 时钟信号的频率值是按门限 $0.5V_{cc}$ 测量的。时钟信号频率权重平均值，测量值采用周期相近的多数样本值进行算法平均。（即排除某些过大或过小的周期再进行统计）
	Jitter.SCK	统计周期，抖动值=最大值-最小值，与预设值对比，若大于预设值则 FAIL，否则为 PASS。 考虑到该项无强制要求，默认值会比较大，正常情况都 PASS，有特殊要求再自己设。
	tR.SCK(MAX) tF.SCK(MAX)	t_R 和 t_F 为时钟的上升和下降时间，时序定义如图 3.1 所示。测量时，系统会自动统计屏幕中（主时基）所有时钟上升时间样本和下降时间样本，并选择样本中的最大值（时序最差的波形）作为测量结果输出。
SCK	tLOW.SCK(MIN)	t_{LOW} 和 t_{HIGH} 为 SCK 时钟信号的低电平周期和高电平周期，时序定义如图 3.1 所示。测量时，系统会自动统计屏幕中（主时基）所有 SCK 低电平周期样本或高电平周期样本，并选择样本中的最小值（时序最差的波形）作为测量结果输出。
	tHIGH.SCK(MIN)	
WS	VIL.WS	WS 信号线的低电平电压，测量原理见图 3.3 低部值。
	VIH.WS	WS 信号线的高电平电压，测量原理见图 3.3 顶部值。
	Glitch.WS	WS 信号线的毛刺测试项，可在参数界面中将“质量测试”设置为 ON 开启，判定原理，参考 0 节。
	Over+.WS	WS 信号线的正过冲或负过冲测试项，可在参数设置界面中将“质量测试”设置为 ON 开启，当过冲电压超过预设值时软件会判断该项 Fail，具体判定原理，参考 0 节。
	Over-.WS	
	Monot.WS	WS 信号线的单调性（即回沟）测试项，可在参数界面中将“质量测试”设置为 ON 开启，当回沟电压超过预设值时软件会判断该项 Fail，判定原理，参考 0 节。
Freq.WS(Avg)	WS 信号的频率值是按门限 $0.5V_{cc}$ 测量的。时钟信号频率权重平均值，测量值采用周期相近的多数样本值进行算法平均。（即排除某些过大或过小的周期再进行统计）	

续上表

信号线	测量项目	描述
WS	Freq.WS(Avg)	WS 信号的频率值是按门限 $0.5V_{cc}$ 测量的。时钟信号频率权重平均值，测量值采用周期相近的多数样本值进行算法平均。（即排除某些过大或过小的周期再进行统计）
	Jitter.WS	统计周期，抖动值=最大值-值小值，与预设值对比，若大于预设值则 FAIL，否则为 PASS。 考虑到该项无强制要求，默认值会比较大，正常情况都 PASS，有特殊要求再自己设。
	tSU.WS(MIN) LOW	字选择信号低电平建立时间，时序定义如图 3.1 所示，系统会自动统计屏幕中（主时基）所有字选择信号低电平建立时间的样本，并选择样本中的最小值（时序最差的波形）作为测量结果输出。
	tHD.WS(MIN) LOW	字选择信号低电平保持时间，时序定义如图 3.1 所示，系统会自动统计屏幕中（主时基）所有字选择信号低电平保持时间的样本，并选择样本中的最小值（时序最差的波形）作为测量结果输出。
	tSU.WS(MIN) HIGH	字选择信号高电平建立时间，时序定义如图 3.1 所示，系统会自动统计屏幕中（主时基）所有字选择信号高电平建立时间的样本，并选择样本中的最小值（时序最差的波形）作为测量结果输出。
	tHD.WS(MIN) HIGH	字选择信号高电平保持时间，时序定义如图 3.1 所示，系统会自动统计屏幕中（主时基）所有字选择信号高电平保持时间的样本，并选择样本中的最小值（时序最差的波形）作为测量结果输出。
	tHDelay.WS(MAX)	字选择信号从一次采样开始到一次采样结束的时间。时序定义如图 3.1 所示，系统会自动统计屏幕中（主时基）所有字选择信号保持延迟时间的样本，并选择样本中的最大值作为测量结果输出。
SD	VIL.SD	SD 信号线的低电平电压，测量原理见图 3.3 低部值。
	VIH.SD	SD 信号线的高电平电压，测量原理见图 3.3 顶部值。
	tSU.SD(MIN) LOW	数据信号低电平建立时间，时序定义如图 3.1 所示，系统会自动统计屏幕中（主时基）所有数据信号低电平建立时间的样本，并选择样本中的最小值（时序最差的波形）作为测量结果输出。
	tHD.SD(MIN) LOW	数据信号低电平保持时间，时序定义如图 3.1 所示，系统会自动统计屏幕中（主时基）所有数据信号低电平保持时间的样本，并选择样本中的最小值（时序最差的波形）作为测量结果输出。
	tSU.SD(MIN) HIGH	数据信号高电平建立时间，时序定义如图 3.1 所示，系统会自动统计屏幕中（主时基）所有数据信号高电平建立时间的样本，并选择样本中的最小值（时序最差的波形）作为测量结果输出。
	tHD.SD(MIN) HIGH	数据信号高电平保持时间，时序定义如图 3.1 所示，系统会自动统计屏幕中（主时基）所有数据信号高电平保持时间的样本，并选择样本中的最小值（时序最差的波形）作为测量结果输出。

续上表

信号线	测量项目	描述
	tHDelay.SD(MAX)	数据信号从一次采样开始到一次采样结束的时间。时序定义如图 3.1 所示，系统会自动统计屏幕中（主时基）所有数据信号保持延迟时间的样本，并选择样本中的最大值作为测量结果输出。
WS-S CK	tDELAY(WS-SCK)(MIN,MAX)	字选择和时钟信号间的传输延迟时间，时序定义如图 3.1 所示，系统会自动统计屏幕中（主时基）所有字选择和时钟信号间的传输延迟时间的样本，并选择样本中的最小值和最大值作为测量结果输出。
SD-SC K	tDELAY(SD-SCK) (MIN,MAX)	数据和时钟信号间的传输延迟时间，时序定义如图 3.1 所示，系统会自动统计屏幕中（主时基）所有数据和时钟信号间的传输延迟时间的样本，并选择样本中的最小值和最大值作为测量结果输出。
SD-W S	tDELAY(SD-WS) (MIN,MAX)	数据和字选择信号间的传输延迟时间，时序定义如图 3.1 所示，系统会自动统计屏幕中（主时基）所有数据和字选择信号间的传输延迟时间的样本，并选择样本中的最小值和最大值作为测量结果输出。

3.2 信号质量项目解析

质量测试包含有毛刺、过冲和单调性（回沟）测试。

3.2.1 毛刺的判定原理

毛刺检测的规则有三种，分别如下：

1. SCK 信号毛刺检测

SCK 时钟信号线变化时若只穿过一根阈值线，则判定为毛刺，如图 3.4 所示。注意，如果毛刺同时穿过两根阈值线，会被主控器当成普通边沿来处理（其它测试项会报错）。

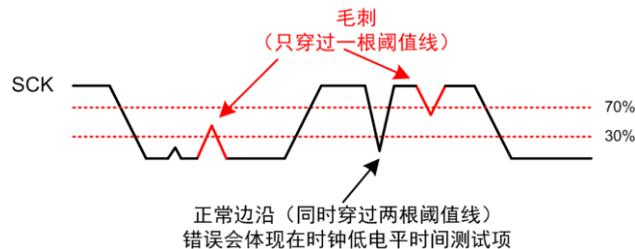


图 3.4 SCK 波形只穿过一根阈值线

2. WS/SD 信号毛刺判定

WS/SD 信号线的毛刺检测，不管是在 SCK 高电平期间，还是低电平期间，WS/SD 出现的毛刺总是对总线有影响，所以均为报错的毛刺。如图 3.5 所示。

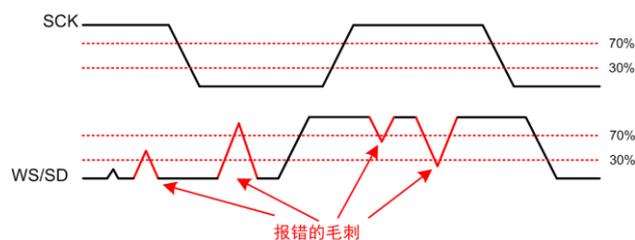


图 3.5 WS/SD 信号毛刺判定

3. WS/SD 信号毛刺不会纳入上升下降时间的统计

软件在测量上升或下降时间时，会自动过滤忽略毛刺，避免测量错误。但是毛刺会影响建立保持时间的测量，如图 3.6 所示，系统会在 SCK 变为高之前，测量 WS/SD 线最近一次跳变（0 变 1 或 1 变 0）做为上升或下降时间。

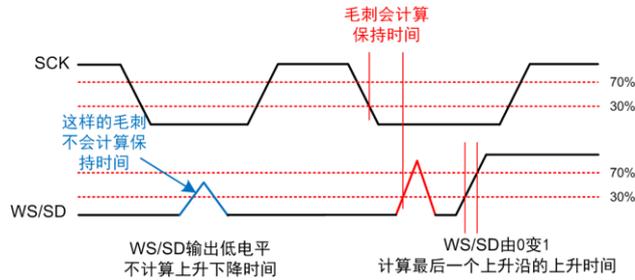


图 3.6 计算上升下降时间

3.2.2 单调性（回沟）的判定原理

单调性，即回沟，是信号在上升沿或下降沿的过程中，受到干扰产生非单调波形的现象。回沟的电压幅值计算如图 3.7 所示，当测量值超过参数设置中的“单调性”的电压参考值时，测试项为 Fail。

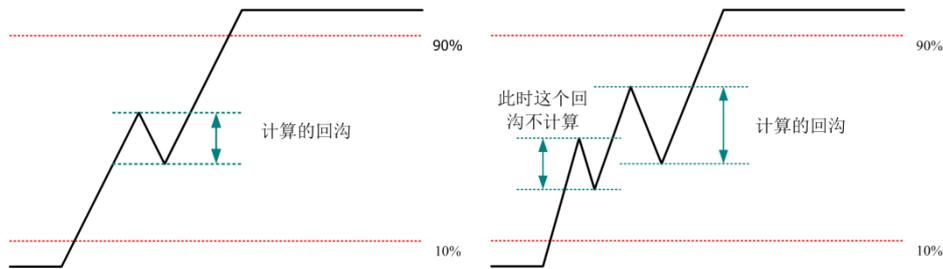


图 3.7 上升沿波形回沟示意图

4. 快速切换测试参数

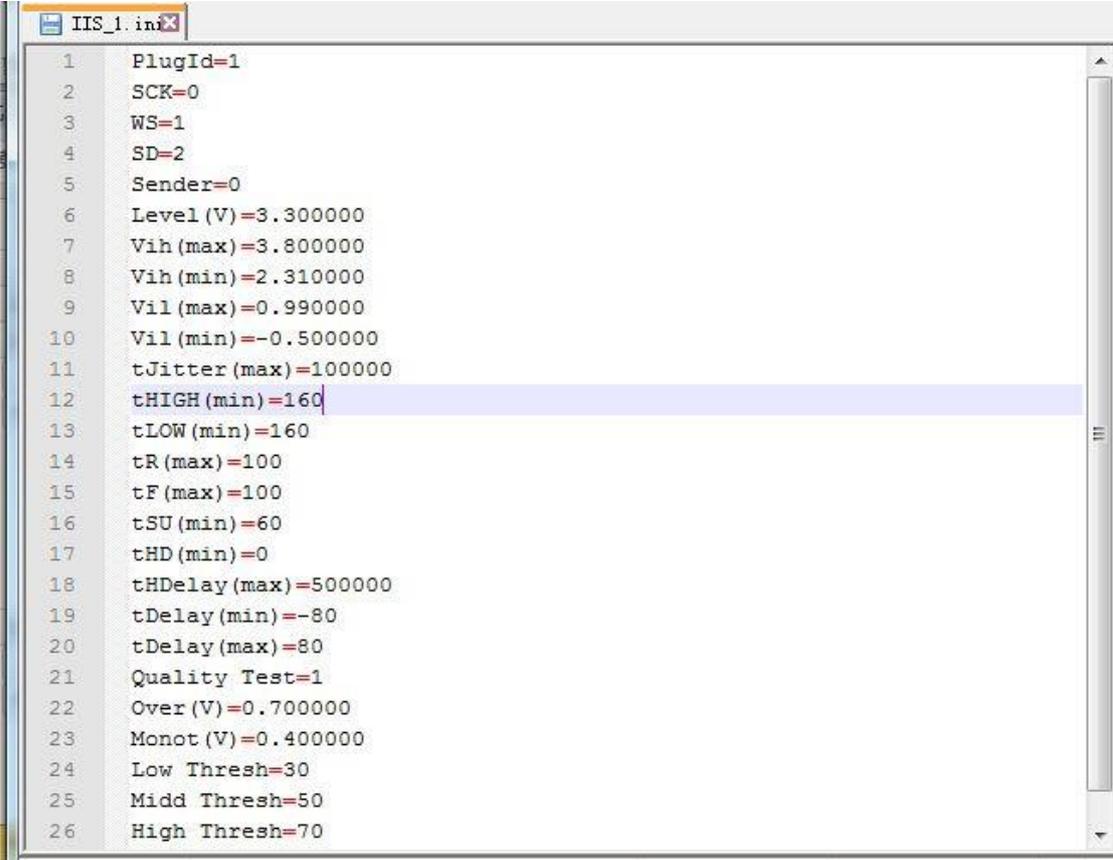
由于 I2S 时序分析软件有很多的参数需要设置，比较麻烦，所以为了防止在下次用时，再对参数进行设置，可以将参数保存为 ini 文件导出，下次使用时，再将对应的 ini 文件导入即可。

例如，有 10 种不同的被测设备，它们的测试参数都不相同（如有 VCC 为 3.3V 的，有 1.8V 的，有发送者是主机的，有事从机的等），我们初次操作时，可以导出 10 种不同的 ini 文件存储于示波器中，以后的批量测试就方便了，测什么设备就加载什么 ini 文件。

Ini 文件是文本格式，用户也可以在 PC 上进行编辑，方便批量修改。

4.1 ini 文件格式

ini 文件格式如图 4.1 所示：



```
IIS_1.ini
1 PlugId=1
2 SCK=0
3 WS=1
4 SD=2
5 Sender=0
6 Level(V)=3.300000
7 Vih(max)=3.800000
8 Vih(min)=2.310000
9 Vil(max)=0.990000
10 Vil(min)=-0.500000
11 tJitter(max)=100000
12 tHIGH(min)=160
13 tLOW(min)=160
14 tR(max)=100
15 tF(max)=100
16 tSU(min)=60
17 tHD(min)=0
18 tHDelay(max)=500000
19 tDelay(min)=-80
20 tDelay(max)=80
21 Quality Test=1
22 Over(V)=0.700000
23 Monot(V)=0.400000
24 Low Thresh=30
25 Midd Thresh=50
26 High Thresh=70
```

图 4.1 ini 文件格式

- 1、每一行代表一条命令，如上图的每条指令。
- 2、每一个命令由三部分组成，它们是配置参数、赋值符号和值。
- 3、上图的第一条命令，设置协议类型为 1，1 代表 I²S 协议。
- 4、上图的第二条命令，设置 SCK 时钟信源为 0，0 代表通道 1。
- 5、上图的第六条命令，设置总线电平电压为 3.3V。
- 6、上图的第七条命令，设置输入的高电平最大电压为 3.8V。
- 7、上图的第十二条命令，设置时钟高电平的最小时间为 160ns。

其它的命令同理。

4.2 ini 文件配置参数说明

I2S 时序分析配置参数如表 4.1 所列：

表 4.1 配置参数

参数	名称	描述
PlugId	协议类型	0: IIC, 1:IIS, 2:SPI, 3:MIPI-RFFE
SCK	时钟信源	0~3: CH1~CH4
WS	字选择信源	0~3: CH1~CH4
SD	数据信源	0~3: CH1~CH4
Sender	发送者	0: 主机, 1: 从机
Level(V)	总线电平	单位为 V, 如总线电压为 Vcc, 则关系如下:
Vih(max)	输入的高电平最大电压	$V_{cc} < V_{ih(max)} \leq 10I0$
Vih(min)	输入的高电平最小电压	$0.5 \times V_{cc} \leq V_{ih(min)} < V_{cc}$
Vil(max)	输入的低电平最大电压	$0.01 \leq V_{il(max)} < 0.5 \times V_{cc}$
Vil(min)	输入的低电平最小电压	$-10 \leq V_{il(min)} \leq -0.01$
tJitter(max)	时钟抖动最大值	单位为 ns, 范围 1~1,000,000,000
tHIGH(min)	时钟高电平的最小时间	单位为 ns, 范围 1~1,000,000,000
tLOW(min)	时钟低电平的最小时间	单位为 ns, 范围 1~1,000,000,000
tR(max)	时钟上升最大时间	单位为 ns, 范围 1~1,000,000,000
tF(max)	时钟下降最大时间	单位为 ns, 范围 1~1,000,000,000
tSU(min)	建立最小时间	单位为 ns, 范围 1~1,000,000,000
tHD(min)	保持最小时间	单位为 ns, 范围 1~1,000,000,000
tHDelay(max)	保持延时最大时间	单位为 ns, 范围 1~1,000,000,000
tDelay(min)	传输延迟最小时间	单位为 ns, 范围-1000,000,000~999,000,000
tDelay(max)	传输延迟最大时间	单位为 ns, 范围-999,000,000~1,000,000,000
Quality Test	质量测试	0: OFF, 1:ON
Over(V)	过冲默认值	单位为 V, 范围 0.01~1000
Monot(V)	单调性默认值	
Low Thresh	低阈值	单位百分比, 10~70
Midd Thresh	中阈值	单位百分比, 20~80
High Thresh	高阈值	单位百分比, 30~90, Low Thresh<=High Thresh-10

5. 长时间统计功能

在一些设备的测试中，可能需要长时间测试它的稳定性，此时就可以使用统计功能进行分析。比如可以指定测量 I2S 总线上的 10000 帧甚至更多数据，长时间测试其稳定性。那怕过程中有一帧数据的某个时序测量项不通过，软件都能自动记录截图并生成报告。

I2S 时序分析软件的统计功能有以下特点：

- 支持多种停止条件：永不停止、达到失败次数停止、达到总测试次数停止。
- 测量项目不通过时可声音提示，支持自动保存报表。
- 显示统计信息（测试总次数、通过次数、失败次数）。

使用统计功能时，要注意设置好合适的触发条件（Normal 触发模式），保证示波器每一次都能捕获到正常的波形数据，推荐使用协议触发。

5.1.1 停止条件

示波器停止“统计分析”的条件，当测试条件满足预设条件时，I2S 时序分析软件会停止统计完成分析工作，设置项如图 5.1 所示。



图 5.1 测试停止条件

5.1.2 失败操作

失败操作即若波形进行测试过程中无法通过测试（Fail）时，将执行的操作。可操作的事件如图 5.2 所示。



图 5.2 失败操作

操作事件包括：

声音提示：即当出现测试不通过项时，系统会发出警报声（蜂鸣器）提醒；

导出报表：即当出现测试不通过项时，系统会自动导出当前数据并形成报告。

两项可以同时选择，若一项都不选择，则若出现失败项不做任何提醒。

5.1.3 历史统计

当设置好停止条件，失败操作后，点击【历史统计】（运行/停止统计）可对测量结果进行统计，此时将【信息显示】打开，可以看到统计的结果。如图 5.3 所示：



图 5.3 历史统计结果

6. I2S 总线介绍

6.1 概述

I2S 总线是飞利浦公司为数字音频设备之间的音频数据传输而制定的一种总线标准，该总线专责于音频设备之间的数据传输，广泛应用于各种多媒体系统。它采用了沿独立的导线传输时钟与数据信号的设计，通过将数据和时钟信号分离，避免了因时差诱发的失真，为用户节省了购买抵抗音频抖动的专用设备费用。

6.2 I2S 协议

串行数字音频总线（I2S）是用于将数字音频器件连接在一起的串行总线接口标准。I2S 组件仅在主控模式下运行。它还可以在两个方向运行：作为发射器（Tx）和接收器（Rx）。Tx 和 Rx 的数据是独立的字节流。字节流首先包含最高有效字节，并且第一个字的第七位中存放最高有效位。用于每次采样的字节数（左/右声道的采样）是保持样品所需的最少字节数。

6.2.1 I2S 主要应用

I2S 总线接口是立体声音频信号和系统之间传递的接口，主要用于：A/D 和 D/A 转换器、数字信号处理器、数字滤波器和数字输入/输出接口。

在 I2S 传输协议中，其数据信号、时钟信号以及控制信号是分开传输的。

6.2.2 I2S 的信号线

I2S 主要有 3 个信号线：

- ◆ SCK：同步时钟信号线，也叫位时钟（BCLK），即对应数字音频的每一位数据，SCK 都有一个脉冲。SCK 是模块内的同步信号，从模式时，由外部提供，主模式时，由模块内部自己产生。
- ◆ WS：帧时钟，左右声道选择线，也叫左右时脉线（LRCLK），指当前传输数据的通道。WS=1 表示正在传输的是左声道的数据，WS=0 则表示正在传输的是右声道的数据。
- ◆ SD：串行数据线，是用二进制补码表示的音频数据。在 I2S 中，以二进制补码的形式在数据线中传输，首先传输最高位（MSB）。

基本的传输时序如图 6.1 所示。

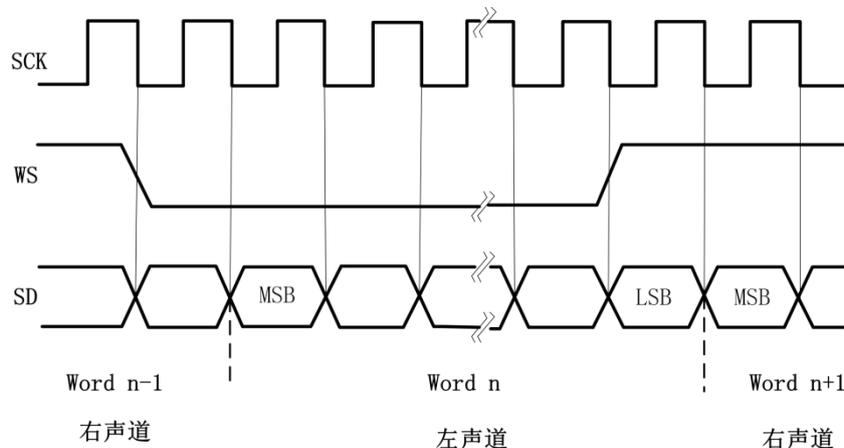


图 6.1 I2S 时序图

7. 免责声明

本着为用户提供更好服务的原则，广州致远电子股份有限公司（下称“致远电子”）在本手册中将尽可能地向用户呈现详实、准确的产品信息。但鉴于本手册的内容具有一定的时效性，致远电子不能完全保证该文档在任何时段的时效性与适用性。致远电子有权在没有通知的情况下对本手册上的内容进行更新，恕不另行通知。为了得到最新版本的信息，请尊敬的用户定时访问致远电子官方网站或者与致远电子工作人员联系。感谢您的包容与支持！